

项目测试委托业务情况说明

面向光纤通信网络高速光模块需求，本课题致力于基于 CMOS 工艺，研制包括突发型时钟数据恢复电路（CDR）芯片在内的具有自主知识产权的 50G 接入网光模块核心专用 IC 芯片，突破建立时间、带宽、噪声等核心指标的制约和设计挑战，为下一代 50G 接入网的应用奠定核心芯片研发基础。根据课题计划进度及阶段目标安排，2025 年 10 月前需完成 CDR 芯片测试。

中国软件测评中心(工业和信息化部软件与集成电路促进中心)经中国国家认证认可监督管理委员会审查，已具备国家有关法律、行政法规规定的基本条件和能力，可以向社会出具具有证明作用的数据和结果。

现将快速建立时间多速率突发模式 50G 接入网光模块专用芯片研发测试项目委托中国软件测评中心(工业和信息化部软件与集成电路促进中心)。特此说明。

项目负责人签字：

李成新

日期：2025年6月24日

